

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 06-318690

(43)Date of publication of application : 15.11.1994

(51)Int.CI.

H01L 27/14
H01L 31/09

(21)Application number : 05-107028

(71)Applicant : HAMAMATSU PHOTONICS KK

(22)Date of filing : 07.05.1993

(72)Inventor : MURAMATSU MASAHIRO
SUYAMA MOTOHIRO
YAMAMOTO AKINAGA

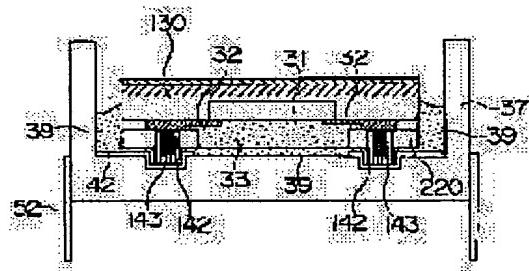
(54) SEMICONDUCTOR ENERGY BEAM DETECTOR AND ITS MANUFACTURE

(57)Abstract:

PURPOSE: To obtain a detector in which a protective plate and a substrate are aligned using a through hole in the protective plate, whose electrical connection is made reliable, which is made small and in which the detection sensitivity of an energy beam is made good by a method wherein the through hole is made in the protective plate, a circuit on the substrate is connected electrically to a lead wiring through the through hole.

CONSTITUTION: A detector is provided with a CCD substrate 130 and with a protective substrate 220 at the inside of a package 37, a ceramic package is used for the package 37, and heat generated in a circuit 31 on the substrate 130 is dissipated so as to cool the circuit. In addition, a through hole is made in the protective plate 220, electrodes 32 on the CCD substrate 130 and electrodes 42 for lead wiring in the package 37 are connected electrically by bumps 143 and a hardened conductive paste 142. Thereby, a circuit on the CCD substrate 130 at the inside and pins 50 are connected.

Since the electrodes are connected so as to be overlapped with the CCD substrate 130, the detector can be made small as a whole.



LEGAL STATUS

[Date of request for examination] 06.01.2000

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3317740

[Date of registration] 14.06.2002

[Number of appeal against examiner's decision]

[Date of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

5/10

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平6-318690

(43) 公開日 平成6年(1994)11月15日

(51) Int.Cl.⁵H 01 L 27/14
31/09

識別記号

府内整理番号

F I

技術表示箇所

7210-4M
7210-4MH 01 L 27/ 14
31/ 00K
A

審査請求 未請求 請求項の数 7 OL (全 10 頁)

(21) 出願番号

特願平5-107028

(22) 出願日

平成5年(1993)5月7日

(71) 出願人 000236436

浜松ホトニクス株式会社

静岡県浜松市市野町1126番地の1

(72) 発明者 村松 雅治

静岡県浜松市市野町1126番地の1 浜松ホ
トニクス株式会社内

(72) 発明者 須山 本比呂

静岡県浜松市市野町1126番地の1 浜松ホ
トニクス株式会社内

(72) 発明者 山本 晃永

静岡県浜松市市野町1126番地の1 浜松ホ
トニクス株式会社内

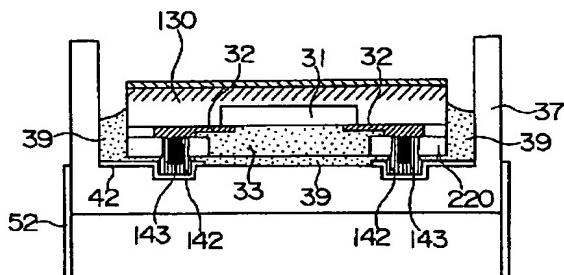
(74) 代理人 弁理士 長谷川 芳樹 (外3名)

(54) 【発明の名称】 半導体エネルギー線検出器及びその製造方法

(57) 【要約】

【目的】 小形化し、冷却効率を向上させる。

【構成】 この検出器は、撮像機能を持つ回路がその一方の面に形成され、他方の面から入射したエネルギー線を検出するための基板と、基板をその内部に格納すると共に外部との電気的接続をするためのリード配線を持つパッケージと、基板を一方の面の側から保護する保護板とを備え、保護板には、貫通口が設けられ、この貫通口を通して基板とリード配線が電気的に接続されていることを特徴とする。



FP04-0065
-00W0-HD
04.8.03
SEARCH REPORT

1

2

【特許請求の範囲】

【請求項1】 撮像機能を持つ回路がその一方の面に形成され、他方の面から入射したエネルギー線を検出するための基板と、

前記基板をその内部に格納すると共に外部との電気的接続をするためのリード配線を持つパッケージと、

前記基板を前記一方の面の側から保護する保護板とを備え、

前記保護板には、貫通口が設けられ、この貫通口を通して前記基板上の回路と前記リード配線が電気的に接続されていることを特徴とする半導体エネルギー線検出器。

【請求項2】 前記基板上の回路と前記リード配線とは、金属パンプ及び熱硬化性の導電材料で接続されていることを特徴とする請求項1記載の半導体エネルギー線検出器。

【請求項3】 前記基板は、前記基板に形成された回路上に開口部を有するとともに前記開口部には硬化した充填物がつめられていることを特徴とする請求項1記載の半導体エネルギー線検出器。

【請求項4】 前記パッケージは、前記充填物若しくは前記保護板を介して前記基板で発生した熱を放熱するとともに、前記パッケージと前記充填物との間には熱抵抗を低下させるための熱媒体が塗布されていることを特徴とする請求項1記載の半導体エネルギー線検出器。

【請求項5】 基板の一方の面に形成された撮像機能を持つ回路の端子にパンプを形成する第1の工程と、保護板に、前記基板上の前記回路の位置に対応して開口部と、前記回路の各端子及びパッケージのリード配線の位置に対応して貫通口とを設けておき、前記貫通口と前記パンプとの位置を合わせて前記保護板と前記基板とを重ねる第2の工程と、

前記開口部を、硬化性の流動物で充填する第3の工程と、

前記回路が形成された反対側の前記基板の面を機械的あるいは化学的に削る第4の工程と、

前記保護板及び前記基板を前記回路ごとに切断し、切断された前記保護板及び前記基板をパッケージにいれて前記回路と前記リード配線とを前記パンプを介して接続し、封止する第5の工程とを有する半導体エネルギー線検出器の製造方法。

【請求項6】 前記第5の工程では、前記パンプとの接続点近傍の前記リード配線に熱硬化性の導電材料を注入した後に硬化させて接続することを特徴とする請求項5記載の半導体エネルギー線検出器の製造方法。

【請求項7】 前記第5の工程では、前記パッケージと前記充填物との間には熱抵抗を低下させるための熱媒体を塗布することを特徴とする請求項5記載の半導体エネルギー線検出器の製造方法。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、紫外線や γ 線、あるいは荷電粒子線などの吸収係数が極めて大きいエネルギー線の照射に対して有効な、裏面照射型の電荷転送型半導体エネルギー検出器に関するものである。

【0002】

【従来の技術】 電荷転送素子（CCD）は、アナログ電荷群を外部からクロックパルスに同期した速度で一方向に順繰りに送るものであり、一端に出力部を設けておけば、空間情報を時系列信号に変換できる極めて巧妙な機能デバイスである。一般に、実用的なCCD撮像デバイスとしては、フレーム転送（FT）、フル・フレーム転送（FFT）、インターライン転送（IT）構成の三方式が代表的であり、このうち計測用としては、主にフル・フレーム転送方式が用いられる。

【0003】 図4及び7はフル・フレーム転送方式の構成を示すものであり、図4はその上面図、図5はその要部の断面図である。図4に示すようにこの方式では、基板に形成されたチャンネルストップ拡散層1によって電荷転送のチャンネルが垂直方向に分割され、水平画素数に対応する画素列を形成する。一方、このチャンネルストップ拡散層1に直交して転送電極群2を配置している。フル・フレーム転送方式CCDでは蓄積部はなく、電荷を転送する時間中即ち読みだし時間中は、シャッタを開じるなどしてCCDに光が入射しないようにしている。なお、垂直方向の4列の画素列の間には3本のオーバーフロードレイン5が形成されている。

【0004】 図5に示すように、一画素はCCDの一段分を構成するクロックパルス（ $\phi_1 \sim \phi_4$ ）の相数（4）に対応する数の電極20とチャンネルストップ拡散層1で囲まれた面積となる。垂直転送クロックパルス電極群2はクロックパルス $\phi_1 \sim \phi_4$ をポリシリコン電極20に供給する。PSG（リンガラス）による層間絶縁膜19はポリシリコン電極20の上面に堆積され、この電極20とシリコン基板48上のn-ウェル22との間にゲート酸化膜21が介在されている。

【0005】 受光領域に光が入射すると、図5に示すように励起された信号電荷が一つの転送電極（蓄積電極）、即ち立ち上ったクロックパルス ϕ_1 が加えられたポリシリコン電極20下のボテンシャル井戸3に集められる。

【0006】 光信号を信号電荷に変換する電荷蓄積時間が終わると、受光領域上にある垂直転送電極群2に与えられたクロック電圧 $\phi_1 \sim \phi_4$ が順次立ち上がり、信号電荷の読み出しが開始される。しかしフル・フレーム転送CCDにおいては、前述したようにFT-CCDのような受光部とは別のいわゆる蓄積部というものがない。このため、信号読み出しを開始する前にシャッタを開じるなどして光信号の入力を遮断しなければ、転送している途中の信号に新たに光信号が混入してくることになり、信号純度が低下する。但し、単発現象をとらえる場

合には、信号電荷の転送中に新たな光入力はないと考えられるから、シャッタ等は必要ない。

【0007】ここで、図4を用いて信号読みだし動作について説明する。信号電荷は垂直転送用クロックパルス電極群2に与えられるパルス $\phi_1 \sim \phi_4$ によって1行ずつ下方に送られ、水平読みだしレジスタ6を通して出力端に転送される。すなわち同図において、まず一番下の行にある信号電荷が同時に水平読みだしレジスタ6に送り込まれ、水平方向に高い周波数のクロック $\phi_5 \sim \phi_6$ で転送され、時系列信号として出力端から読み出される。なお、水平転送クロック $\phi_5 \sim \phi_6$ は水平転送用クロックパルス電極群7から加えられる。このときすでに次の信号電荷が垂直レジスタの1段下方に移動しているので、次の垂直転送クロックパルスで水平読みだしレジスタ6に入り、出力端に読み出される。このようにして、1画面分の信号電荷が全て水平読み出しレジスタ6を通して読み出されると、シャッタを開き新たな信号蓄積動作を開始する。以上のように、水平読みだしレジスタ6は垂直レジスタに比べて高速で動作するので、2相クロックパルス $\phi_5 \sim \phi_6$ として高速転送を可能にしている。

【0008】フル・フレーム転送方式の特徴は、蓄積部がなく受光部の面積が大きくとれるので、光の利用率が高く、したがって計測用など微弱光の用途に広く用いられる。反面、入射光が転送電極で吸収されるので、波長が短い青色の光に対する感度低下が著しい。これは、ポリシリコン電極20が隙間なく表面を覆い、またそれぞれの電極の分離のため、厚さ数ミクロンにも及ぶPSG膜19が重ねられているので、これらの膜で光が吸収されることに起因している。特に、ポリシリコンは、400nm以下の波長の光や電子を吸収するという性質がある。

【0009】このような光検出器に関しては、基板48を15μmから20μm程度に薄くして、光を裏面から照射するようにしたものがある。光電変換部はゲート酸化膜21の下に設けられて、ポリシリコン電極20が隙間無く覆い、短波長光を吸収してしまうが、基板48の裏面には薄い酸化膜23の他に障害物はなく、短波長光に対して高感度が期待できる。この裏面照射型CCDは0.1nm程度の短波長光まで感度があり、更に電子衝撃型CCD撮像デバイスにも応用される。このデバイスは電子衝撃により生じる信号電荷の増倍作用を利用できるので、高感度撮像デバイスとして期待される。

【0010】この裏面照射型CCDは新しいタイプのCCDなので、例は少ないのだが、その製造プロセスの例としてはつぎのものがある。

【0011】図6(a)は、保護板(サブストレイト)120の断面構造を示したものであり、この保護板120の材料には焼結セラミックなどが用いられる。保護板のうち後にウエファのCCDが形成された部分には貫通

した穴27が設けられており、セラミックの部分25には金属配線26が施されている。

【0012】図6(b)は、CCD31が形成されたウエファ130の断面を示したものである。このウエファ130は、P+型ウエファ28にP型エビ層29を成長させた後、CCD31及びCCD31と外部回路をつなぐ金属配線(パッド)32を形成したものである。

【0013】ここで、ウエファ130には、P/P+型エビウエファが用いられ、このエビ層29の比抵抗及び厚さは、それぞれ30Ω-cm、20μmである。P+型サブストレイト28の比抵抗及び厚さは、それぞれ0.01Ω-cm、500μmである。CCDは通常P/P+型エビタキシャル成長ウエファが用いられるのだが、これはCCD内蔵読みだし回路のFETがNチャネルになるので、PチャネルFETに比較してオン抵抗を小さくでき、発生する熱ノイズ(ジョンソンノイズ)を低減できるから、という理由に基づく。さらに、基板がP/P+型であれば、バルク(ウェファ)中の少数キャリアのライフタイムが短くなり、バルク中の暗電流成分がCCDのボテンシャル井戸に流れ込んで暗電流が大きくなるのが抑えられる、という利点がある。

【0014】また、通常バルク領域は酸素濃度を高くしており、プロセス中の熱処理でバルク中には多くの結晶欠陥が励起されるのであるが、ウェファにはP+型領域が形成されており、この高濃度層が欠陥のシンクとなるのを抑え、CCDを構成する表面付近に結晶欠陥が生じるのが抑えられる。

【0015】保護板120及びウエファ130の位置合わせをし、金属配線26と金属配線32とをワイヤボンディングし、ボンディングワイヤ38aで接続する(図6(c))。つぎに、保護板120の貫通穴27に低融点ガラスやエポキシ樹脂などの充填物33を満たす(図6(d))。この充填物33は、CCD基板130と保護板120との接着、ボンディングワイヤの保護、CCD基板130に薄膜を形成する際のCCDの保護、CCD冷却時の冷却媒体などとして機能する。

【0016】そして、CCD基板130の裏面を削って機械的及び化学的に薄形化する(図7(e))。まず、グラインダー(ディスコ社)などの機械的な研磨で、CCD基板130の残り厚が30~40μmになるまでP+型サブストレイト28を削って機械的なエッチングをし、バルク中の高濃度欠陥層を除去する。始めに機械的なエッチングをするのはつぎの理由による。化学的エッティングは微視的には酸化エッティングのプロセスの繰り返しであり、欠陥層の酸化速度は純粋シリコンの酸化速度とは異なる。化学的エッティングのみで薄形化すると、エッティング後の表面に凸凹や曇りを生じそれなりの手間と工夫が必要になる。そのため、予め機械的なエッティングをある程度行うことで、良好な薄形化を行っている。

【0017】また、機械的なエッティングの後に化学的エッティングを行うのは、機械的エッティングの後はどうしても表面破碎層が残り、その除去が必要なこと、所定の厚さにCCD基板130をコントロールする必要があるためであり、フッ酸-硝酸-酢酸系のエッティング液で化学的エッティングを行う。例えば、HF : HNO₃ : CH₃COOH = 1 : 3 : 8 の割合のエッティング液を用いると、数μm/minの速度でエッティングされるが、0.068Ω-cm以上の比抵抗を持つP層はエッティングされない。したがって、P/P⁺型エビュウエファのうち機械的なエッティングでP⁺層34を残した状態から化学的エッティングを行うと20μmのエピタキシャル成長層29は完全に残り、さらに1.0¹⁸cm⁻³のP⁺層を残した状態でエッティングはストップする。このプロセスにより、20μmの膜厚のコントロールとアキュムレーション層が同時にされることになり、P⁺層34がアキュムレーション層として機能することになる（アキュムレーションについては後述する）。

【0018】エネルギー線がUV光である場合、反射防止膜としてSi酸化膜35を形成する（図7（e）の符号35）。その条件としては120℃水蒸気中で48時間酸化を行う。

【0019】つぎに、ダイシングを行い、個々のチップ140に分割する（図7（f）、符号35はダイシングラインを示す）。分割された個々のチップ140のアセンブリを行う（図7（f））。まず、セラミックパッケージ37にチップ140をダイボンディングし、チップ140の金属配線26とパッケージ37の端子42とをワイヤボンディングし、ボンディングワイヤ38bで接続する。そして、チップ140の低融点ガラスの充填物33と熱的に容易に接続できるように、熱容量が小さい充填物39を介して放熱用の冷却ブロック40で封止する。CCDを冷却してリーク電流やrmsノイズを下げるこことは微弱光を計測するのに適したものにしている。

【0020】裏面照射型CCDでは、アキュムレーション層が必要なのはつぎの理由による。

【0021】前述したように、裏面照射型CCDは、CCDの裏面が光の入射面となる。通常CCDを形成するシリコンウエーファの厚さは400～600μmである。また、200nmから300nmの光は吸収係数が非常に大きく、そのほとんどが表面からわずかに入ったところ（具体的には0.01μm程度）で吸収されてしまう。したがって、数百μmの厚さを有するCCDをそのまま裏面照射型として使用しても、裏面で発生した光電子は表面にあるCCDのポテンシャル井戸に拡散していくことができず、ほとんどは再結合して失われてしまう。また、そのうちのいくらかはポテンシャル井戸まで到達できたとしても、長い道のりを拡散してくる間に信号同士が混じり合い、いわゆる解像度を著しく低下させる。そこで、裏面照射型CCDでは、受光面である裏面

をエッティング、研磨によって薄くして、発生した電子が最短距離で表面のポテンシャル井戸に到達できるようにしている。

【0022】しかし、酸化膜には酸化膜電荷や界面準位が必ず存在し、これらはいずれもP型シリコン基板の表面を空乏化させるよう働く。そのため、裏面から浅いところで生じた光電子はCCDのポテンシャル井戸には行くことができず、裏面酸化膜とシリコンの界面に押しやられ再結合するのを待つ運命となる。したがって、受光部を薄形化し裏面にP型シリコンの表面をアキュームレーション状態にすることにより、裏面の浅いところで生じた光電子も効率よく表面側のCCDのポテンシャル井戸に到達することができる。

【0023】図8は、ポテンシャルプロファイルを比較して示したものであり、実線はアキュームレーション層がない場合、点線はある場合を示す。左側が裏面、右側が表面を表している。基板48の裏面には、保護膜である酸化膜23が成長されている。なお、代表的な検出器において受光面のシリコンの厚さは10～15μm程度であり、酸化膜23は、厚さ数十オングストロームから数百オングストロームである。実線のように、裏面から浅いところで生じた光電子は、裏面酸化膜23とシリコンの界面に押しやられ再結合し、CCD表面に形成された蓄積用のポテンシャル井戸には行くことが難しいものになる。これに対し、アキュームレーションの為のプロセスを施すことにより点線のように、裏面の酸化膜23に近付くにしたがって電子に対するポテンシャルが高くなり、裏面から電極側に傾斜を持つポテンシャルが形成されることにより、光電子が効率よく表面側に到達することができるようになる。

【0024】上述の工程では、予めアルミニウム（A1）配線工程まで含めたすべてのCCD製造プロセスを終了させている。そのため、後の工程で受光部シリコンの薄形化後にアルミニウム配線を施す場合と比較して、薄形化した膜の部分に写真食刻法を用いるのは困難であり、またアルミニウム配線プロセス中に薄形化した部分が割れるなどのそれがある、という問題が抑えられるので、その意味では良好な工程と考えられる。

【0025】【発明が解決しようとする課題】しかし、つぎのような問題点がある。まず第1に、図6（c）において保護板120及びCCD基板130の位置合わせを必要としているが、この作業は非常に微妙なものであり、熟練を要し、作業時間やコストなどを大幅に削減するのは困難である。

【0026】第2に、ボンディングワイヤで保護板120とCCD基板130との電気的な接続を行っているが、ボンディングワイヤが形成するワイヤループのため、図の横方向に余分な面積を必要とする。例えば、チップの両側にワイヤボンディングする場合、トータルで

およそ2mmチップが長くなる。1チップが大きくなれば1枚のウェファからの取れ数が減りチップ単価を上げることになる。また、チップが大きくなつた分だけ装置全体が大きくなり、それだけ熱容量が大きくなる。そのため、冷却時の効率が悪くなり、装置の小形化、軽量化の妨げになる。

【0027】第3に、図6(d)において充填物33を満たす必要があるが、ボンディングワイヤを保護するために、ワイヤループを覆えるだけの厚みで充填物33を満たす必要がある。したがって、その分だけ余分な充填物33を必要とし、その分だけ装置全体が大きくなり、それだけ熱容量が大きくなる。そのため、冷却時の効率が悪くなり、装置の小形化、軽量化の妨げになる。信頼性の観点からボンディングワイヤの保護は不可欠であり、これによる厚さの増加はおよそ500μmと、およそ倍の厚みになる。

【0028】そこで本発明は、上記の問題点を解決した半導体エネルギー検出器を提供することを目的とする。

【0029】

【課題を解決するための手段】上記課題を解決するためには、本発明の半導体エネルギー線検出器は、撮像機能を持つ回路がその一方の面に形成され、他方の面から入射したエネルギー線を検出するための基板と、基板をその内部に格納すると共に外部との電気的接続をするためのリード配線を持つパッケージと、基板を一方の面の側から保護する保護板とを備え、保護板には、貫通口が設けられ、この貫通口を通して基板上の回路とリード配線が電気的に接続されていることを特徴とする。

【0030】基板上の回路とリード配線とは、金属バンプ及び熱硬化性の導電材料で接続されていることを特徴としても良い。

【0031】基板は、基板に形成された回路上に開口部を有するとともに開口部には硬化した充填物がつめられていることを特徴としても良い。

【0032】パッケージは、充填物若しくは保護板を介して基板で発生した熱を放熱するとともに、パッケージと充填物との間には熱抵抗を低下させるための熱媒体が塗布されていることを特徴としても良い。

【0033】また、本発明の半導体エネルギー線検出器の製造方法は、基板の一方の面に形成された撮像機能を持つ回路の端子にバンプを形成する第1の工程と、保護板に、基板上の回路の位置に対応して開口部と、回路の各端子及びパッケージのリード配線の位置に対応して貫通口とを設けておき、貫通口とバンプとの位置を合わせて保護板と基板とを重ねる第2の工程と、開口部を、硬化性の流動物で充填する第3の工程と、回路が形成された反対側の基板の面を機械的或いは化学的に削る第4の工程と、保護板及び前記基板を前記回路ごとに切断し、切断された前記保護板及び前記基板をパッケージにいれて前記回路と前記リード配線とを前記バンプを介して接

続し、封止する第5の工程とを有する半導体エネルギー線検出器の製造方法。

【0034】第5の工程では、バンプとの接続点近傍のリード配線に熱硬化性の導電材料を注入した後に硬化させて接続することを特徴としても良い。

【0035】第5の工程では、パッケージと充填物との間には熱抵抗を低下させるための熱媒体を塗布することを特徴としても良い。

【0036】

【作用】本発明の半導体エネルギー線検出器では、保護板で製造時及び使用時で基板の機械的な保護がなされるので、基板を薄くして基板上の回路を冷却しやすくなる。そのため、より感度良くエネルギー線(例えば、紫外線、軟X線、電子線など)を検出できる。

【0037】ここで、基板、保護板、パッケージを重ねて接着し、基板の回路とリード配線の電気的接続がなされることから、保護板、基板及びパッケージの面積及び体積を小さくすることができる。また、保護板には貫通口が設けられていることから、これにあわせて電気的接続・機械的接着をより確実にして小形化することができる。

【0038】また、開口部に硬化した充填物を詰めるようにすることで、基板上の回路へのダメージを減少させることができ、より冷却しやすいものにし得る。熱抵抗を低下させるための熱媒体が塗布されていることでより放熱しやすいものになる。さらに、貫通口または貫通口に導電材料をさらに有することで、電気的接続をより確実にすることができます。

【0039】本発明の半導体エネルギー線検出器の製造方法では、予め保護板にもうけられた貫通口がバンプとあわせられるので、基板と保護板の位置合わせが簡単になる。そのため、基板、保護板、パッケージの電気的接続及び接着が簡単なものになる。保護板で基板の機械的保護がなされることから、基板の面を機械的に薄く削ることができ、開口部につめた充填物で回路が保護されるから、合わせて化学的に精密に削ることもできる。そして、保護板及び基板がバンプで重なるように接続・接着がなされることから、保護板、基板及びパッケージの面積及び体積を小さくすることができる。

【0040】

【実施例】本発明の実施例を図面を参照して説明する。前述の従来例と同一または同等のものについてはその説明を簡略化し若しくは省略するものとする。

【0041】図1は、本発明の半導体エネルギー線検出器の実施例についての構造を示したものである。この検出器は、パッケージ37の内部に、CCD基板130、保護板220を有し、パッケージ37にはセラミックパッケージが用いられ、基板130上の回路31で発生した熱を放熱し冷却できるようになっている。また、保護板220に貫通口が設けられ、この貫通口を通してCC

D基板130の電極32とパッケージ37のリード配線の電極42とがバンプ143及び硬化した導電ペースト142で電気的に接続されている点に特徴を有する。これによって、内部のCCD基板130上の回路とピン52との接続がなされている。

【0042】CCD基板130は、パッケージ37の内部にその底面を図の上側にして収納され、表面には撮像のためのフルフレーム転送方式のCCD31が形成されている。CCD31の表面には、poly-Si電極、層間絶縁膜であるPSGが形成されている。ここで、表面側では吸収係数が大きいエネルギー線（例えば、紫外線、軟X線、電子線など）を吸収してしまうので、表面照射型CCDはこのようなエネルギー線に対して感度を持たない。また、無理に照射を行えば、CCDを構成するゲート酸化膜がいわゆる照射損傷を受け、転送効率が低下する、ノイズが増大するなどの損傷を生じる。図1の検出器では、吸収係数が大きいエネルギー線に感度を持つようにするために、裏面型CCDの構造を持たせ、図の上方からの入射光 $h\nu$ を検出するようになっている。

【0043】また、通常のCCDを作る基板の厚みは400μmであるのに対し、図1の検出器では、CCD基板130を15μm程度まで薄形化し、その後裏面をイオン注入などでアキュムレーション状態にしている。通常の基板をそのまま用い得ると、基板の裏面入射面付近で生じた信号電荷は、表面にあるCCDポテンシャル井戸まで拡散で移動しなければならず、途中で再結合で失われたり、長い距離を拡散してくる間に横方向に広がり、解像度を著しく悪化させる。しかし、図1の検出器では、裏面界面付近で生じた信号電荷が効率良くCCDポテンシャル井戸に流れる構造にし、入射面である裏面から表面にあるCCDポテンシャル井戸までの物理的な距離を短くして、解像度の劣化を抑えている。そして、使用時には、ペルチェ素子などでパッケージ37を冷却することにより、CCD31の冷却がなされ、CCD31で発生するノイズの低減が図られている。

【0044】保護板220は、薄形化したCCD基板130を組み立て時及び使用時において保護するもので、貫通口が設けられている。この貫通口を通して電気的な接続を行い、CCD基板130と重なるようにして接続されるので、この装置全体を小さく製作することが可能になる。これによって良好な冷却が行われ、リーク電流やrmsノイズを下げて微弱光を計測するのに適したものにしている。また、CCD基板130とリード配線42との接続が直接なされているので、接続点数が少なくて済み、より信頼性が向上する。

【0045】このように、図1の検出器は、薄くなったシリコンのCCD基板130を十分に保護するとともに暗電流を低減するための冷却も十分に行える構造になっている。この構造を持つ検出器を良好に製作するには、

その製造工程もそれが十分に配慮されたものであることを要する。図2、3は、図1の検出器の組み立て工程を示したものであり、この工程は次のようになる。

【0046】図2(a)は、図1の検出器に用いられる保護板220の断面構造を示したものである。保護板220は、前述の従来例と同様にCCD基板130のCCD31が形成された部分には貫通した穴127が設けられ、CCD基板130の金属配線（パッド）32と対応する部分に貫通口141dが設けられている。この貫通口141dは、配線32に形成されるバンプに対して余裕を持った大きさで形成される。また、この保護板120の材料には、シリコン、ガラス、窒化アルミニウムなどの研磨性セラミックを用いることができ、CCD基板130とよく熱膨張率があつたものを用いるのがより望ましく、厚さは200μm程度の薄いものを用いる。

【0047】図2(b)は、CCD基板130を示したものであり、このCCD基板130は、前述の従来例と同様に、シリコンP+型ウエーファ28にP型エビ層29を成長させた後、CCD31を形成し、外部回路につなぐ金属配線（パッド）32が設けられたものである。そして、CCD基板130の金属配線32に金属バンプ143を形成している。このバンプ143は、ワイヤーボンダーを使用することにより、直径60μm、高さ80μmのものが容易に形成できる。同じところにバンプを形成することで、積み重ねられ、2回形成すれば高さが2倍に、3回形成すれば3倍になる。

【0048】そして、保護板220(図2(a))と、金属バンプ143を形成したCCD基板130(図2(b))とを重ね合わせる(図2(c))。このとき、貫通口141dがバンプ143にかみあわるので、保護板220とCCD基板130との位置合わせは容易になれる。即ち特殊な装置や熟練を必要とされない。また、貫通口141dの中にバンプ143が入り込むので、ボンディング後の厚さがより小さなものになる。そのため、より小さなものにすることができる。

【0049】つぎに、低融点ガラス、エボキシ樹脂、ゲル状樹脂など、硬化前には液相の充填物33を、保護板220とCCD基板130とで形成された窪み（保護板220の穴127の部分）に充填した後、充填物33を硬化させる(図2(d))。充填物33は、電気的に絶縁性であることを要し、さらに、保護板220及びCCD基板130と熱膨張係数があつてること、熱伝導が良いことが重要で、シリコンのエッチングに用いるエッチャント(酸またはアルカリ系)に耐えること、数百℃以上の高温に耐えること、アウトガスがないことがさらに望ましい。これは、数百℃以上の高温に耐えうることで、薄形化後のアキュムレーションで熱処理が行いややすいし、アウトガスがなければ、エレクトロンポンパートメント用として電子管に封入するのに適するからである。

11

【0050】また、つぎの薄形化の工程の前に充填物33を硬化させているので、もし硬化時に充填物33が体積減少を起こしても、CCD基板に凸凹が生じることはなく、薄形化の工程の後に入射面に凸凹が生じることも少ない。そして、保護板220の穴127がなければ充填物33の充填の際に多数の空気層が存在することになるが、穴127の部分に充填するようにしていることで、熱伝導の悪い空気層ができるのを防止し、充填物33が良好に冷却の際の冷却媒体としても機能するようにしている。

【0051】そして、前述の従来例と同様に、CCD基板130の裏面を削って機械的または化学的に薄形化する(図3(e))。化学的エッティングのみで薄形化するとなると、基板のP+層は高濃度欠陥層を有し、欠陥層の酸化速度は純粋シリコンの酸化速度とは異なるので、エッティング後の表面に凸凹や曇りを生じそれなりの手間と工夫が必要になる。しかし、この製造工程においては、充填物33が満たされ、CCD基板130全体が補強された構造になっているので、グラインダー(ディスコ社)などの機械的な研磨での薄形化が可能となっている。薄形化後、裏面のアキュムレーション層34及び酸化膜36を形成する。

【0052】つぎに、ダイシングを行い、個々のチップ140に分割する(図3(f)、符号36はダイシングラインを示す)。そして、分割された個々のチップ140のアセンブリを行う。

【0053】図3(g)は、パッケージ37を示したものであり、パッケージ37のピン52と電気的な接続のためのリードパターン42が形成され、保護板220の貫通口141dに対応する部分には凹部53が設けられている。この凹部に熱硬化性の導電ペースト142(例えば、銀ガラスなど、導電性があって硬化前には液相の物質)をいれる(図3(h))。チップ140の裏面を上にしてパッケージに貼り付け、導電ペースト142を熱硬化すると共に絶縁性で熱伝導度の大きい充填物(例えば、シリコン樹脂など)39を充填した後(図4(i))、封止する。導電ペースト142を使用して接続を行うことで、パンプボンディングマシンを使用しないで簡易的に接続をするようにしている。また、充填物39で冷却しやすいようにしている。

【0054】このように、本製造工程では、まず、保護板220とCCD基板130との位置合わせが、貫通口141d及びパンプ143でなされるので、高価で取扱いの面倒なフリップチップボンダーを使用せずに容易に組み立てが行える。また、従来例のように、保護板220とCCD基板130との電気的接続をワイヤーボンディングで行う場合、ワイヤーループのために横方向と高さ方向に余分なスペースを必要とし、チップ自体も離して配置する必要があったので、1枚あたりのウエファのと

12

れ数が少なくなる。それに加えて、縦、横、高さ共に大きくなり小型軽量化が困難なうえに、おおきくなつた分熱容量が大きく、パワーの大きな冷却装置(ペルチェ素子)を必要としていた。しかし、本発明では、保護板220とCCD基板130との電気的接続がパンプ143でなされるため、薄く小さく構成できるので、小型軽量化が行え、熱容量が小さくなつて冷却効率が向上する。また、ペルチェ素子を使った場合、そのパワーが少ないので済む。

【0055】さらに、パンプ143で保護板220とリード配線42との接続がなされことから、ワイヤーボンディングで行う場合と比較するとワイヤーループのためのスペースを必要としないので、より小型軽量化が行える。

【0056】また、本製造工程では、薄形化の際、保護板220とCCD基板130とが充填物33が満たされた構造で行っている。そのため、CCD基板130上のCCDは保護された構造であり、薄形化後に入射面に凸凹が生じることもない。さらに、CCDがある部分は保護板220に穴が開けられており、CCDの保護は充填物33でなされる形なので、保護板220とCCD基板130との間に熱抵抗の大きな空気層が入り込む可能性がほとんど無い。したがって、CCDの冷却時に暗電流のユニフォミティが悪化するのが小さくなることになる。また、CCD基板130全体を薄形化するので、機械研磨でほとんど削ってから最後の仕上げで化学的なエッティングを行うことも可能であり、エッティング液の周り込みなどで生じるエッティングの不均一も生じない。

【0057】さらに、セラミックパッケージで放熱を行っていることから、放熱のための組み立て部品が減少し、構成が簡素化するうえ、より小型軽量化が行える。

【0058】

【発明の効果】以上の通り本発明の半導体エネルギー線検出器によれば、保護板、基板及びパッケージの面積及び体積を小さくすることができ、保護板の貫通口で位置を合わせて電気的接続をより確実にして小形化することができる、より感度の良いエネルギー線の検出をすることができる。

【0059】また、本発明の半導体エネルギー線検出器の製造方法によれば、パッケージと基板との電気的接続・及び接着が簡単なものになり、保護板で基板の機械的保護がなされて基板の面を機械的薄く削ることができるので、上記半導体エネルギー線検出器を小さく製造する事ができる。

【図面の簡単な説明】

【図1】本発明の半導体エネルギー線検出器の実施例の構成図である。

【図2】実施例の製造工程図である。

【図3】実施例の製造工程図である。

【図4】フル・フレーム転送方式の構成を示す上面図で

ある。

【図5】フル・フレーム転送方式の要部を示す断面図である。

【図6】従来例の製造工程図である。

【図7】従来例の製造工程図である。

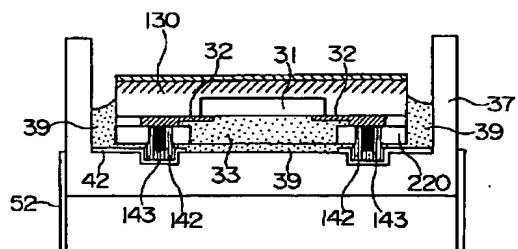
【図8】従来の裏面照射型検出器のボテンシャルプロフ

アイルを示す図である。

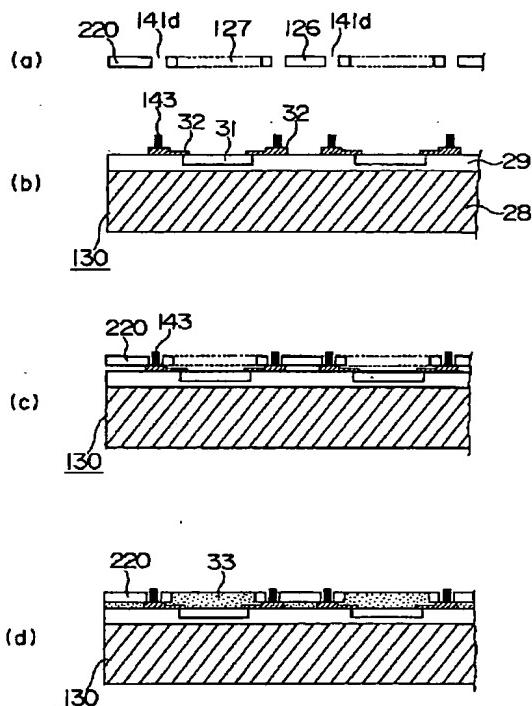
【符号の説明】

31…CCD、32…配線、37…パッケージ、42…リード配線、126…配線、130…CCD基板、141d…貫通口、142…導電ペースト、143、144…金属パンプ、220…保護板

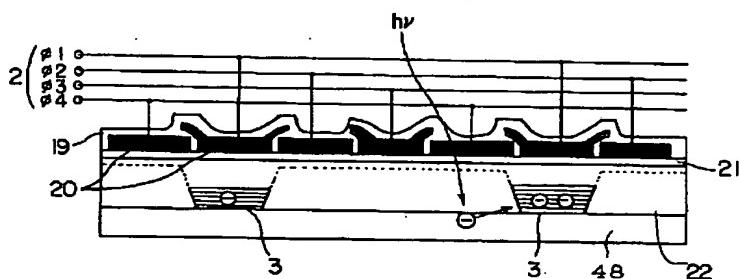
【図1】



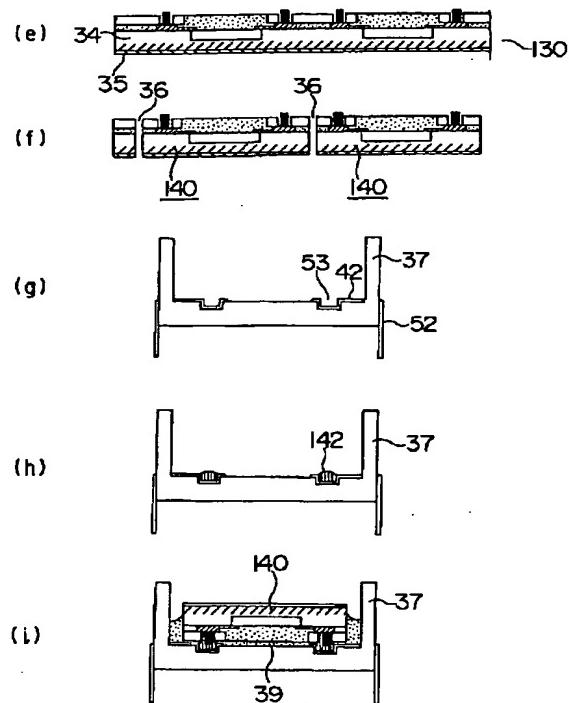
【図2】



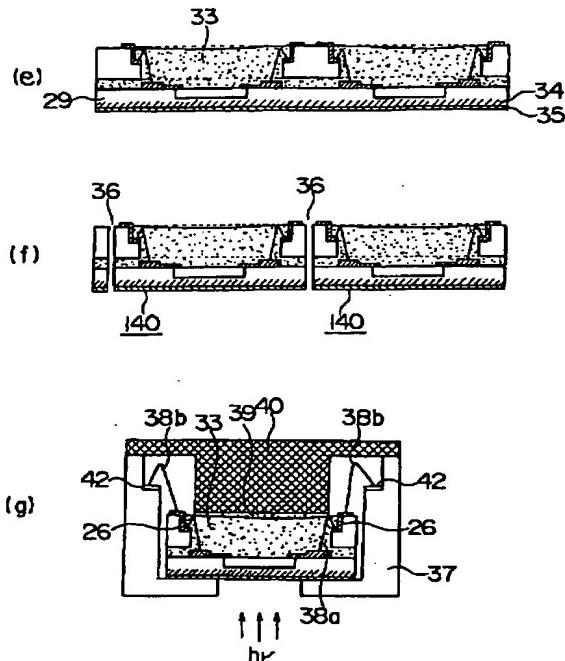
【図5】



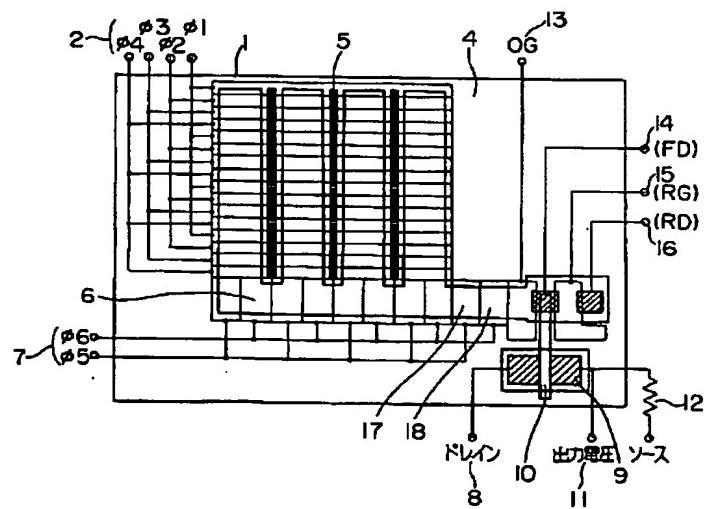
【図3】



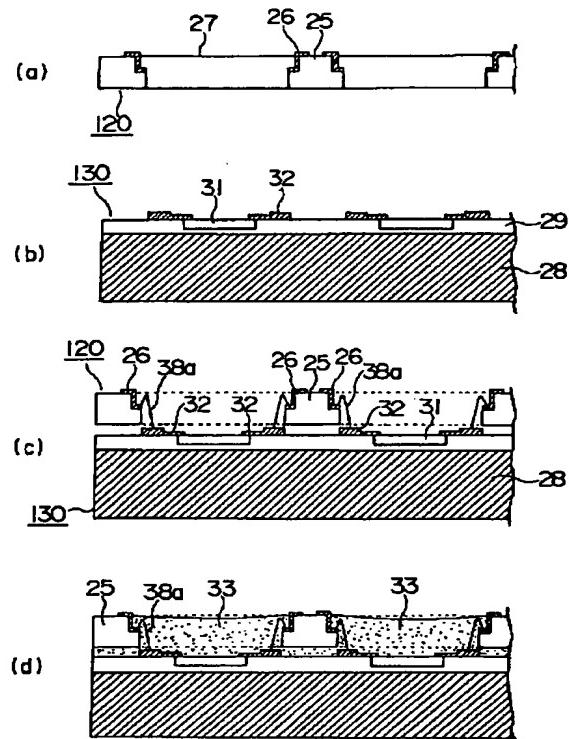
【図7】



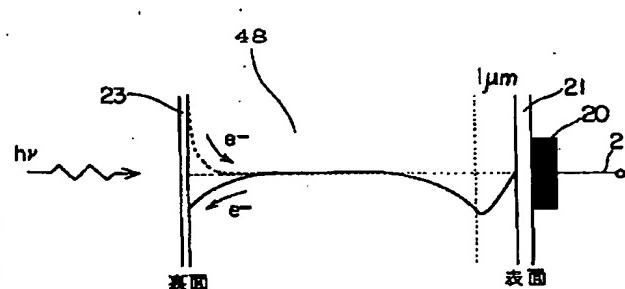
【図4】



【図6】



【図8】



This Page is inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT OR DRAWING
- BLURED OR ILLEGIBLE TEXT OR DRAWING
- SKEWED/SLANTED IMAGES
- COLORED OR BLACK AND WHITE PHOTOGRAPHS
- GRAY SCALE DOCUMENTS
- LINES OR MARKS ON ORIGINAL DOCUMENT
- REPERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.
As rescanning documents *will not* correct images
problems checked, please do not report the
problems to the IFW Image Problem Mailbox